

IBM et Cisco fabriquent le 'chip' le plus complexe au monde

Le

Silicon Packet Processor est voué à équiper les CRS1 (*Carrier routing systems*) de Cisco. Il est le fruit de trois années de collaboration entre les ingénieurs de Cisco et d'IBM, ce dernier prenant en charge la fabrication de ce petit monstre de technologie. Car il s'agit bien d'une bête de course: sur une surface à peine supérieure à 18 millimètres de côté, seraient concentrés 187 millions de transistors et 188 millions de processeurs RISC 32 bits programmables. L'ensemble peut exécuter jusqu'à 47 milliards d'instructions par seconde. Le *Silicon Packet Processor* est donc le composant le plus sophistiqué et complexe qui ait jamais été construit. C'est l'un des dix composants ASIC (*application specific integrated circuit*) qu'IBM fabrique pour Cisco. Selon un responsable d'IBM Systems, ce projet « est un bel exemple de l'engagement continu dans l'innovation et de la coopération fructueuse entre IBM et Cisco » .