

Intel élargie sa technologie XScale MMX sans fil

Intel a dévoilé son jeu d'instructions Wireless MMX 2, une série d'instructions SIMD 64 bits (

Single Instruction, Multiple Data) proche des extensions SSE sur les processeurs pour ordinateurs de bureau. Wireless MMX, lancé voici un an, est dérivé des instructions MMX orientées multimédia du monde x86, adaptées au CPU d'ARM, le designer de l'architecture de base de XScale, complété des instructions d'ARM et intégrant des instructions extraites de SSE. Ces instructions sont destinées à la programmation des applications d'échange de données, comme l'audio, la vidéo et l'imagerie 3D, afin d'enrichir les fonctionnalités des périphériques de poche. Intel n'a précisé aucune date, mais confirme que Wireless MMX 2 figurera sur les prochaines plates-formes basées sur les technologies XScale.